(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2006年2月9日(09.02.2006)

PCT

(10) 国際公開番号 WO 2006/013854 A1

(51) 国際特許分類?

H04N 7/26

(21) 国際出願番号:

PCT/JP2005/014112

(22) 国際出願日:

2005年8月2日(02.08.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2004-229932 2004年8月5日(05.08.2004) JP

(71) 出願人(米国を除く全ての指定国について): 松下電 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大 字門真 1 0 0 6 番地 Osaka (JP).

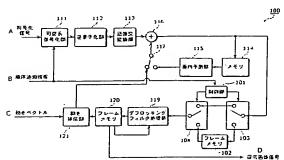
(72) 発明者; および

- (75) 発明者/出願人(米国についてのみ): 工藤 慎太郎 (KUDO, Shintaro). 西孝啓 (NISHI, Takahiro). 井口 雅保 (IGUCHI, Masayasu).
- (74) 代理人: 新居 広守 (NII, Hiromori); 〒5320011 大阪府 大阪市淀川区西中島3丁目11番26号新大阪末広 センタービル3F 新居国際特許事務所内 Osaka (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護 が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK. LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

/続葉有)

(54) Title: IMAGE DECODING DEVICE AND IMAGE ENCODING DEVICE

(54) 発明の名称:画像復号化装置および画像符号化装置



- ENCODING SIGNAL
- SEQUENCE REPORT INFORMATION MOTION VECTOR
- 111 VARIABLE LENGTH DECODING UNIT
- DE-QUANTIZATION UNIT INVERSE ORTHOGONAL CONVERSION UNIT 115 IN-PLANE PREDICTION UNIT
- MEMORY MOTION COMPENSATION UNIT FRAME MEMORY
- DEBLOCKING FILTER PROCESSING UNIT
- 102 FRAME MEMORY

(57) Abstract: There is provided an image decoding device capable of removing block distortion even when the block decoding sequence is modified. The image decoding device (100) includes: a variable length decoding unit (111) for successively decoding the blocks; a frame memory (102); a deblocking filter processing unit (119) for subjecting each of the blocks which has been decoded 寸 to filter processing: first execution state switches (103, 104) for causing the frame memory (102) to store each block decoded and execute filter processing on the block stored; second execution state switches (103, 104) for causing to execute filter processing on the block decoded; and a control unit (101) for switching between the first execution state and the second execution state of the switches (103, 104).

各ブロックの復号化の順序を変更する場合であってもブロック歪みを除去することができるとともに 処理速度の低下を抑えた画像復号化装置を提供する。 このような画像復号化装置(100)は、各ブロックを 順次復号化する可変長復号化部(111)等と、フレームメモリ(102)と、復号化された各ブロックに対して フィルタ処理を施すデブロッキングフィルタ処理部(119)と、ブロックが復号化されるごとにそのブロックを フレームメモリ (102) に記憶させるとともに、そこに記憶されているブロッ

/続葉有/